

# Calendario EI1004/IR2104/MT1050 grupo A (2023/24)

	11	<b>12</b>	13	14	15	16	17	<b>IG1</b>		<b>Tema 1. Introducción</b>
	18	<b>19</b>	20	21	22	23	24	<b>IG2</b>		
	25	<b>26</b>	27	28	29	30		<b>IG3</b>	<b>P1</b>	<b>Tema 2. Arquitectura del procesador</b>
Octubre							1			
	2	<b>3</b>	4	5	6	7	8	<b>IG4</b>	<b>P2</b>	
	9	<b>10</b>	11	12	13	14	15	<b>IG5</b>	<b>P3</b>	
	16	<b>17</b>	18	19	20	21	22	<b>IG6</b>	<b>P4</b>	
	23	<b>24</b>	25	26	27	28	29	<b>IG7</b>	<b>P5</b>	
	30	31								
Noviembre			1	2	3	4	5			
	6	<b>7</b>	8	9	10	11	12	<b>IG8</b>	<b>P6</b>	
	13	<b>14</b>	15	16	17	18	19	<b>IG9</b>	<b>P7</b>	<b>Tema 3. Introducción a la E/S</b>
	<del>20</del>	<b>21</b>	22	23	24	25	26	<b>IG10</b>	<b>P8</b>	
	27	<b>28</b>	29	30				<b>IG11</b>	<b>P9</b>	
Diciembre				1	2	3				
	4	<b>5</b>	6	7	8	9	10	<b>IG12</b>	<b>P10</b>	
	11	<b>12</b>	13	14	15	16	17	<b>IG13</b>	<b>P11</b>	
	<del>18</del>	<b>19</b>	20	21	22	23	24	<b>IG14</b>		
	25	26	27	28	29	30	31			

# Calendario EI1004/IR2104/MT1050 grupo B (2023/24)

	11	12	<b>13</b>	14	15	16	17	<b>IG1</b>	<b>Tema 1. Introducción</b>
	18	19	<b>20</b>	21	22	23	24	<b>IG2</b>	
	25	26	<b>27</b>	28	29	30		<b>IG3</b>	<b>P1 Tema 2. Arquitectura del procesador</b>
Octubre							1		
	2	3	<b>4</b>	5	6	7	8	<b>IG4</b>	<b>P2</b>
	9	10	<b>11</b>	12	13	14	15	<b>IG5</b>	<b>P3</b>
	16	17	<b>18</b>	19	20	21	22	<b>IG6</b>	<b>P4</b>
	23	24	<b>25</b>	26	27	28	29	<b>IG7</b>	<b>P5</b>
	30	31							
Noviembre			1	2	3	4	5		
	6	7	<b>8</b>	9	10	11	12	<b>IG8</b>	<b>P6</b>
	13	14	<b>15</b>	16	17	18	19	<b>IG9</b>	<b>P7 Tema 3. Introducción a la E/S</b>
	<del>20</del>	21	<b>22</b>	23	24	25	26	<b>IG10</b>	<b>P8</b>
	27	28	<b>29</b>	30				<b>IG11</b>	<b>P9</b>
Diciembre				1	2	3			
	4	5	6	7	8	9	10		
	11	12	<b>13</b>	14	15	16	17	<b>IG12</b>	<b>P10</b>
	<del>18</del>	19	<b>20</b>	21	22	23	24	<b>IG13</b>	<b>P11</b>
	25	26	27	28	29	30	31		